

SEMINAR-INFORMATIONEN



Unser Seminar bietet Ihnen die Möglichkeit grundlegendes Verständnis für die zuverlässige Entwicklung, Erprobung und Produktion elektronischer Komponenten und Systeme zu erlangen sowie dieses Verständnis auszubauen.

Die Inhalte dieses Seminars konzentrieren sich vor allem auf die Herausforderungen bei der praktischen Anwendung und sprechen Einsteiger und erfahrenere Ingenieure an.



Um die Zuverlässigkeit elektronischer Komponenten sicherzustellen, müssen Zuverlässigkeitsmethoden in die Entwicklung, die Produktion und die Erprobung integriert werden.

Die Herausforderung für Ingenieure besteht darin, geeignete Methoden und effiziente Teststrategie für die jeweiligen Randbedingungen zu definieren.



Fehlerhafte Annahmen und Ergebnisbewertungen können außerdem zu Feldausfällen und damit zu Rückrufaktionen, Imageverlust und hohen Kosten führen. Nutzen Sie das Erlernete um derartige Probleme zu vermeiden!



KONTAKT

RelTest-Solutions

Nobelstraße 15
70569 Stuttgart

Tel: (+49 711) 25253531

Email: info@reltest-solutions.de
www: www.reltest-solutions.de



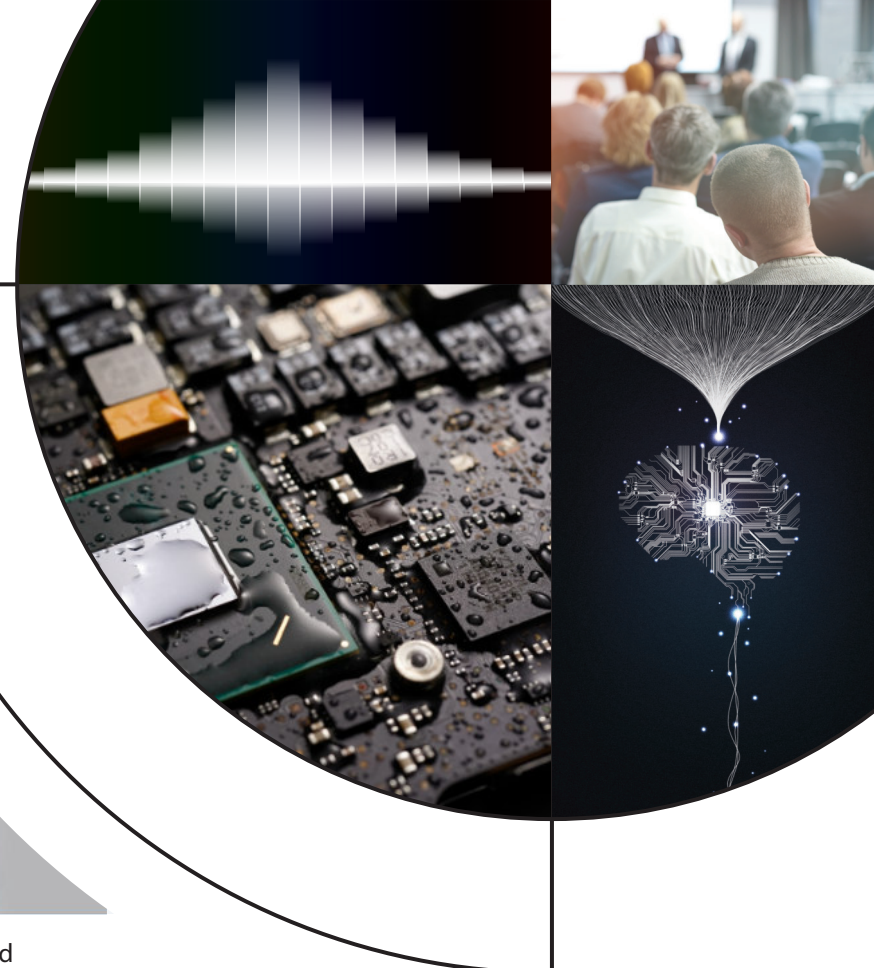
Die Kurzform „RelTest“ steht für Reliability & Testing und repräsentiert namensgebend unsere Kernkompetenzen, die in den Bereichen der Zuverlässigkeitstechnik und der Erprobung liegen.

In Zeiten von steigenden Kundenanforderungen und zeitgleich immer komplexer werdenden mechatronischen Lösungen bedienen wir das erforderliche Knowhow für die Absicherung der Zuverlässigkeit und Lebensdauer.



RelTest Solutions

Nobelstraße 15, 70569 Stuttgart
 info@reltest-solutions.de
 www.reltest-solutions.de



Seminar

Entwicklung und Absicherung elektronischer Komponenten



Reliability & Testing Solutions

reltest-solutions.de

SEMINAR-ABLAUF

Zeiten:

1. Seminartag	10.00 - 18.00 Uhr
2. Seminartag	09.00 - 17.00 Uhr

Ablauf:

Vortrag, Diskussion nach jedem Abschnitt, jeder Teilnehmer erhält schriftliche Unterlagen und eine Teilnahmebescheinigung.

Verpflegung:

Während des Seminars reichen wir Kaffee und Getränke. Für ein gemeinsames Mittagessen ist gesorgt. Am ersten Seminartag laden wir Sie herzlich zu einem gemeinsamen Abendessen ein.

Kosten

Pro Person belaufen sich die Kosten auf 1250 Euro zzgl. MwSt.

Termine

Unsere Seminare finden in Stuttgart statt. Das Anmeldeformular, die nächsten Termine mit freien Plätzen und weitere Informationen finden Sie auf unserer Homepage.

Weitere Seminare

- 👤 Zuverlässigkeits-Erprobung für Praktiker
- 👤 Praxisorientierte, statistische Versuchsplanung
- 👤 Individuelle Inhouse-Schulungen auf Anfrage

1. SEMINARTAG

Anreise/Beginn

9.30 Uhr Anmeldung & Kaffee

10.00 - 10.30 Uhr

Einführung

- Elektronik vs. Mechanik
- Geschichtliche Betrachtung
- Zuverlässigkeit in der Elektronik
- Bestehende Vorgehensweisen

10.45 - 12.30 Uhr

Systemanalyse

- Identifikation der Schadensarten
- Umwelteinflüsse
- Exemplarische Systemanalyse
- Beispielhafte Anwendung

13.30 - 15.00 Uhr

Kenngrößen der Statistik

- Warum Statistik?
- Praxisrelevante Kennzahlen
- Wahrscheinlichkeitsverteilungen

15.15 - 17.30 Uhr

ZUV in der Entwicklung elektronischer Systeme

- Methodische Vorgehensweise
- Systemarchitektur/Blockdiagramm
- Systemgrenze & Schnittstellen
- Reliability Prediction
- Klassifizierung der Komponenten
- FMEA/FMECA
- Design Reviews

17.30 - 18.00 Uhr

Fragen & Antworten

2. SEMINARTAG

09.00 - 10.00 Uhr

ZUV in der Produktion elektronischer Komponenten

- Qualitätsstandards
- Komponenten- & Modultests
- End-of-Line Tests

10.15 - 12.30 Uhr

Teststrategien für elektronische Komponenten & Systeme I

- Ableitung von ZUV-Zielen
- Schadensarten in der Elektronik
- Versuchsplanung & durchführung
- Beschleunigte Tests

13.30 - 15.00 Uhr

Teststrategien für elektronische Komponenten & Systeme II

- Komponenten- & Systemtests
- Prototypentests
- Validierungstests
- Screening & ZUV-Test
- Beispielhaftes Testprogramm

15.15 - 16.00 Uhr

ZUV bei Inbetriebnahme & im Betrieb

- Datenerfassung & -verarbeitung
- Diagnose & Wartung
- Wartungsstrategien

16.00 - 17.00 Uhr

Abschlussübung, Fragen & Antworten